

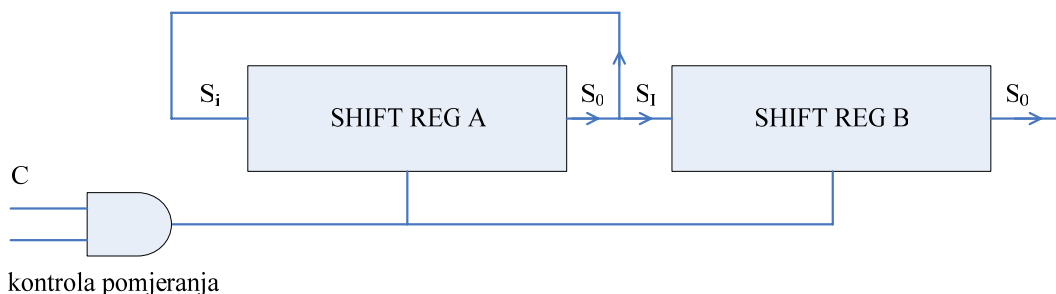
Vježbe V

Pomjerački registri

1. Ako je početno stanje pomjeračkog registra 0010 odrediti stanje registra poslije svakog od 4 taktna impulsa, ako je na ulaz registra doveden podatak 1010.

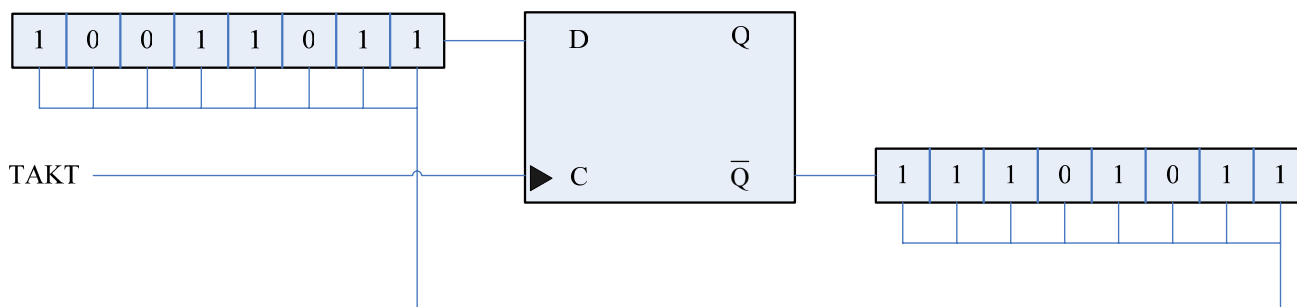
	Ulazni podatak	
Početno stanje	1010	0010
nakon I takta		0001
nakon II takta		1000
nakon III takta		0100
nakon IV takta		1010

2. Neka je početno stanje u registru A 0110, a u registru B 1010. Odrediti stanje u A i B za vrijeme trajanja logičke jedinice kontrolnog signala od 4 taktna impulsa. Pretpostavlja se da između registara A i B postoji serijska veza.



	A	B
Početno stanje	0110	1010
nakon I takta	0011	0101
nakon II takta	1001	1010
nakon III takta	1100	1101
nakon IV takta	0110	0110

3. Data je kombinacija osmobitnih registara i D flip-flopa, kao na slici. Odredi stanja u oba registra i na izlazu iz D flip-flopa nakon svakog od 9 taktnih impulsa.



		D flip-flop:		
Početno stanje:	10011011	0		11101011
nakon I takta:	01001101	1	$\bar{0}$	11110101
nakon II takta:	00100110	1	$\bar{1}$	01111010
nakon III takta:	00010011	0	$\bar{1}$	00111101
nakon IV takta:	00001001	1	$\bar{0}$	10011110
nakon V takta:	00000100	1	$\bar{1}$	01001111
nakon VI takta:	00000010	0	$\bar{1}$	00100111
nakon VII takta:	00000001	0	$\bar{0}$	10010011
nakon VIII takta:	00000000	1	$\bar{0}$	11001001
nakon IX takta:	00000000	0	$\bar{1}$	01100100